

# MPU関連 / 開発実績分野(1)

- CPU 周辺
  - Pentium Pro 周辺制御
  - Pentium 周辺制御
  - Pentium Accelerator
  - 486 周辺制御
  - DSP 周辺制御
  - MIPS系 周辺制御
  - H8 周辺制御
  - SH2,3,4 周辺制御
  - M16 周辺制御
  - POWERPC 周辺制御
  - 68000系 周辺制御
  - ARM 周辺制御

- MPU周辺
  - *UART,USART*
  - *Interrupt Controller*
  - *Timer Counter*
  - *PIO*
  - *DMA*

- メモリー系

- FIFO 制御
- Dual Port RamによるFIFO作成
- RIRO (Random In Random Out) 制御
- Chain Table 等の設計を含める.
- SRAM 制御
- 非同期、同期
- DRAM 制御
- SDRAM 制御
- ランバス 制御
- DDRAM

# MPU関連/開発実績(4)

## H、SHマイコン

- **H8S/2128F**
  - CAN通信を目的としたボード開発&動作TEST用ファームウェア作成
- **H8/3664**
  - ノイズ試験装置を目的としたボード開発&動作TEST用ファームウェア作成
- **SH4**
  - 印刷検査機ボード開発&ファームウェア作成
  - 画像処理システム2種類 メインCPUボード、サブCPUボード
  - サブCPUボードはPCとのUSB経由でコマンドのやりとり用
  - メインボードは全体のシステム管理と画像処理の一部を受け持つ
- **SH2**
  - カード課金システムボード開発&ファームウェア作成
  - カードとの通信をやりその結果をPCへ232Cで送る