

ボード開発実績(1)

- コンパクトPCIシステム
 - 次期通信システム交換機
 - ザイリンクス社FPGAでコントロール 200万ゲ - ト規模
 - CPU powerPC
- サーバ監視ボード
 - I2CBUSを ザイリンクス社FPGAでコントロール 5万ゲ - ト規模
- USB画像システム
 - 特殊PIO、NTSC1ch、SIO3ch、PCMCIA、PC104
 - SH4 ハード&ファーム 及びPC側WIN98ドライバー
- PCIボード
 - 特殊PIO、CNT48bit 4ch
 - アルテラ社 FPGA使用 100万ゲ - ト規模及び
 - PC側WIN2000ドライバー

ボード開発実績(2)

- 車載システムMTドライバー用
 - PWM、PIO、SIO、AD/DA、CAN I/Fを装備
 - ハード&ファーム(ドライバ部) M16N2 C、ASM言語
- 光ピックアップ検査機
 - CD、MD用の光ピックアップの可動部のストローク長の測定をし良品、不良品の判定
 - CPU 68000 言語アッセンブラ
- 無線LANブリッジ
 - 10BaseT、10Base2、SIO2ch、PCMCIA 1スロット
 - PCMCIA無線LANカードを使用したブリッジ
 - CPU 68020 C言語